



ФУНКЦИОНАЛЬНЫЕ ХАРАКТЕРИСТИКИ

МОДУЛЬ АНАЛОГО-ЦИФРОВОГО МОДЕЛИРОВАНИЯ НА ЯЗЫКЕ VERILOG-AMS

предназначен для верификации и выполнения смешанного моделирования цифровой части изделия при проектировании радиоэлектронных устройств.

МОДУЛЬ АНАЛОГО-ЦИФРОВОГО МОДЕЛИРОВАНИЯ НА ЯЗЫКЕ VERILOG-AMS

ОБЕСПЕЧИВАЕТ

- описание цифровых, аналогово-цифровых и аналоговых устройств и интегральных микросхем поведенческого и структурного уровня.
- расчет цепей по законам Кирхгофа, используя дискретные и непрерывные описания
- широкие возможности математического аппарата для описания функционального уровня модели
- аналогово-цифровой переход (интерконнект).

ПОДДЕРЖИВАЕТ

- иерархическую структуру ведения моделей проекта, объединяемых списком связей (уровней иерархии может быть неограниченное количество).

ТИП РЕАЛИЗУЮЩЕЙ ЭВМ

PC-совместимые
компьютеры

ЯЗЫК
ПРОГРАММИРОВАНИЯ:

C#

ВЕРСИЯ ОС:

Windows 7/8/10

Выполнение
моделирования цифро-аналоговых узлов
радиоэлектронной
аппаратуры в единой и
целостной **среде**
разработки **Delta Design**
на языке **Verilog-AMS**